



**SAPIENZA**  
UNIVERSITÀ DI ROMA

**FACOLTA' DI INGEGNERIA DELL'INFORMAZIONE INFORMATICA E STATISTICA**

**ESAME DI STATO PER L'ABILITAZIONE ALLA PROFESSIONE DI INGEGNERE**

**I sessione 2014**

**Sezione B – Laurea in Ingegneria Informatica – Settore dell'Informazione**

### **I Prova**

Un processore, singolo o multiplo, è un componente essenziale negli attuali sistemi di controllo per attività manifatturiere, gestionali o comunicative o per altre attività con analoghe esigenze.

Al candidato si richiede di:

- a) scegliere una delle attività sopra menzionate e chiarire il ruolo del processore nel relativo sistema di controllo;
- b) dettagliare e giustificare le prestazioni che il processore deve soddisfare per conseguire, nei risultati dell'attività prescelta, obiettivi di qualità secondo gli attuali standard;
- c) illustrare i compiti di un ingegnere incaricato di collaudare il sistema di controllo preso in considerazione, dedicando specifica attenzione alle prestazioni HW e SW del processore ai fini della conseguibilità degli obiettivi di qualità desiderati.

Leo Daveri Cristian Bizzoni

Alessandro M.