



## **Curriculum docenti "Sapienza" del Master di II livello in "SERVIZI LOGISTICI e di COMUNICAZIONE per SISTEMI COMPLESSI"**

**Prof. Alessandro Avenali:** Professore associato di Ingegneria Economico-Gestionale (settore scientifico disciplinare ING-IND/35) presso la Facoltà di Ingegneria dell'Informazione, Informatica e Statistica di Sapienza Università di Roma, afferisce al Dipartimento di Ingegneria Informatica, Automatica e Gestionale "A. Ruberti". Ha svolto studi e analisi concernenti questioni economiche, regolamentari e tecniche, con particolare riferimento alle reti e al trasporto pubblico locale, per Vodafone Italia, per Wind Telecomunicazioni S.p.A., per Fastweb SpA, per il Centro Tecnico dell'Autorità per l'Informatica nella Pubblica Amministrazione, per l'Autorità per le Garanzie nelle Comunicazioni, per l'Associazione Nazionale Autotrasporto Viaggiatori, per Gfi OIS SpA, per Regione Lazio.

**Prof. Antonio Cianfrani** ha conseguito la Laurea, magna cum lode, in Ingegneria delle Telecomunicazioni nel 2004 ed il Dottorato di Ricerca in Ingegneria dell' Informazione e della Comunicazione nel 2008, entrambi presso l'Università "La Sapienza" di Roma. Attualmente è professore associato presso il Dipartimento di ingegneria dell'Informazione, Elettronica e Telecomunicazioni (DIET) dell'Università "La Sapienza" di Roma.

Antonio ha partecipato a numerosi progetti di ricerca italiani ed europei. Da Gennaio 2004 a Dicembre 2005 ha partecipato al progetto di ricerca Da Marzo 2012 a Febbraio 2016 è stato il coordinatore dell'Università "La Sapienza" di Roma all'interno del progetto GreenNet (Greening the Network), finanziato dal Ministero dell'Istruzione, dell'Università e della Ricerca all'interno del programma FIRB "Futuro in Ricerca". A marzo 2017 è risultato vincitore di un Grant Cisco per l'attività di ricerca "Traffic Matrix computation in Segment Routing networks".

Antonio è titolare dei corsi "Networking for Big Data" e "Laboratory of Network Design and Configuration" presso l'Università "La Sapienza" di Roma dal 2012. Antonio possiede la certificazione CCNA (Cisco Certified Network Associate Routing & Switching) ed è coinvolto in numerose attività di docenza per corsi aziendali organizzati dalla Cisco Networking Academy. Antonio è Editor della rivista IEEE Transactions on Green Communication and Networking ed è stato TPC Chair della conferenza "Network of the Future 2017". E' coautore di numerosi articoli pubblicati su riviste internazionali e atti di conferenze. Inoltre ha ricevuto il premio come miglior lavoro nel settore Reti Telematiche durante la riunione annuale del 2007 del GTTI (Associazione Gruppo Telecomunicazioni e Tecnologie dell'Informazione). I suoi argomenti di ricerca includono il green networking, i protocolli di routing IP, i Software Router, le reti ottiche e il cloud networking.

**Prof. Elio (D.) Di Claudio** si è laureato con lode in Ingegneria Elettronica presso l'Università di Ancona nel 1986. Dal 1986 al 1990 ha lavorato presso la Telettra S.p.A. di Chieti Scalo (CH), partecipando allo sviluppo di apparati di telecomunicazione spread-spectrum e di algoritmi per l'elaborazione digitale del segnale (DSP). Dal 1990 al 1991 ha lavorato presso l'ELASIS S.c.p.A. di Chieti Scalo. E' stato Ricercatore dal 1992 al 1998 e poi Professore associato dal 1998 al 2007 presso il Dip. INFOCOM dell'Università di Roma, "La Sapienza". Oggi è Professore Ordinario di Elettrotecnica presso lo stesso Dipartimento. Gli attuali interessi scientifici di Elio Di Claudio sono



concentrati nell'array processing, nella detezione e stima, nelle architetture parallele VLSI per DSP, nell'elaborazione di segnali ed immagini.

**Prof. Fabio Nonino** è Professore Associato di Gestione Aziendale e Gestione dei Progetti (Ingegneria Economico-Gestionale) presso il Dipartimento di Ingegneria Informatica, Automatica e Gestionale "Antonio Ruberti" della Sapienza Università di Roma. Laureato in Ingegneria Gestionale presso l'Università di Udine, fino al dicembre 2005 ha svolto attività di ricerca in qualità di assegnista di ricerca al Dipartimento di Ingegneria Elettrica, Gestionale, Meccanica dell'Università di Udine e al Dipartimento di Ingegneria Meccanica Elettrica e Gestionale dell'Università di Padova. Nell'anno accademico 2007/2008 ha conseguito il titolo di dottore di ricerca in Ingegneria Gestionale presso l'Università di Padova (XX Ciclo). Nell'anno accademico 2009/2010 è stato ricercatore a tempo determinato nel settore ING/IND-35 presso l'International Telematic University Uninettuno. Dall'anno accademico 2010/2011 all'anno accademico 2014/2015 è stato ricercatore nel settore ING/IND-35 presso il Dipartimento di Ingegneria Informatica, Automatica e Gestionale "Antonio Ruberti" (DIAG) della Sapienza Università di Roma. Dall'anno accademico 2015/2016 è Professore Associato di Gestione dei Progetti e Gestione Aziendale presso la stessa sede.

È attualmente Presidente del Comitato di Monitoraggio (ex-Nucleo di Valutazione di Facoltà) ed è stato Presidente del Team Qualità della Facoltà di Ingegneria dell'Informazione, Informatica e Statistica della Sapienza Università di Roma.

È Direttore del Corso di Alta Formazione in Project, Portfolio and Program Management organizzato dalla Sapienza in collaborazione con il Project Management Institute. È Coordinatore scientifico del Master Executive Project Management Advanced Program della Business School del Sole 24Ore. Ha collaborato con diverse istituzioni e imprese, tra cui Aprilia Gruppo Piaggio, Febal, Finmeccanica, illycaffè, Permasteelisa, Poste Italiane.

È stato responsabile scientifico (principal investigator) dell'unità operativa della Sapienza all'interno del progetto Europeo Collective del FP7 e ha partecipato come ricercatore (investigator) a numerosi progetti di ricerca europei, nazionali e finanziati da organizzazioni pubbliche e private. È socio fondatore di uno spin-off accademico attivo dal 2008 nel mercato della formazione manageriale con l'utilizzo di business game. Dal 2011 è membro del nucleo operativo del Comitato per lo sviluppo della Cultura Scientifica e Tecnologica istituito dal Ministero dell'Istruzione, dell'Università e della Ricerca.

Svolge la propria attività di ricerca nel campo dell'Ingegneria Gestionale focalizzandosi su filoni quali Operations and Service Management, Innovation and Project Management e Organizational Behaviour and Development. È autore di circa 100 pubblicazioni prevalentemente a diffusione internazionale, del libro "La Guida del Sole 24 Ore al Project Management" e del libro "Additive Manufacturing – Enhancing Business Value" (Springer).

**Prof. Massimo Panella** ha conseguito nel 1998 la Laurea (quinquennale) con Lode in Ingegneria Elettronica e nel 2002 il Dottorato di ricerca in Ingegneria dell'Informazione e della Comunicazione, entrambi presso l'Università di Roma "La Sapienza". Attualmente è Professore Associato, da marzo 2001 a giugno 2015 è stato Ricercatore Universitario, presso il Dipartimento di Ingegneria dell'Informazione, Elettronica e Telecomunicazioni (DIET) dell'Università di Roma "La



Sapienza", quale docente di elettrotecnica, teoria dei circuiti, circuiti e algoritmi per il trattamento dei segnali, machine learning e intelligenza computazionale. Da aprile 2017 è abilitato a svolgere le funzioni di Professore Ordinario in Elettrotecnica e da marzo 2018 le funzioni di Professore Ordinario in Ingegneria Informatica.

Le attività di ricerca di M. Panella riguardano teoria dei circuiti, machine learning, intelligenza computazionale e calcolo quantistico per la modellazione, l'ottimizzazione e il controllo di sistemi complessi, ovvero l'uso di reti neurali, logica fuzzy, algoritmi evolutivi e circuiti quantistici per la soluzione di problemi di apprendimento supervisionato e non supervisionato, anche in ambienti distribuiti e in presenza di sorgenti multiple di dati quali reti di sensori/attuatori, sistemi pervasivi, applicazioni IoT. M. Panella ha pubblicato più di 100 lavori nel corso della sua attività di ricerca, tra questi numerosi articoli su riviste internazionali, capitoli invitati su libro, atti di convegno internazionali e abstract di conferenze. Attualmente è Associate Editor delle IEEE Transactions on Neural Networks and Learning Systems, Associate Editor del Journal of Computer and System Sciences (Elsevier), Subject Editor di Electronics Letters (IET) e, precedentemente, Associate Editor delle IEEE Transactions on Fuzzy Systems.

M. Panella è IEEE Senior Member. Dal 2002 è membro della IEEE Circuits and Systems Society (CASS) e dal 2003 della IEEE Computational Intelligence Society (CIS). Dal 2000 ha aderito a numerosi progetti istituzionali finanziati dall'Unione Europea, da Ministeri nazionali, da Agenzie Regionali e da Università italiane o straniere. M. Panella ha promosso numerose partnership tra il suo Dipartimento, Centri di ricerca internazionali e aziende operanti nel settore dell'Information and Communication Technology (ICT). Attualmente è membro dei Comitati Direttivi del CTL – Centro di Ricerca per il Trasporto e la Logistica e di DigiLab – Centro interdipartimentale di ricerca, entrambi presso l'Università di Roma "La Sapienza". Le attività di ricerca di M. Panella hanno posto solide basi per la costituzione di quattro spin-off accademici, di cui due startup innovative, con ruoli di leadership per ricerca e sviluppo nei settori dell'ICT, multimedialità, reti di sensori, efficienza energetica, Intelligent Transportation Systems, sicurezza, e-learning, telemedicina e sanità elettronica.

**Prof. Giulio di Gravio** si è laureato nel 2001 con il massimo dei voti in Ingegneria Meccanica presso l'Università degli Studi di Roma "La Sapienza" dove nel 2002 ha conseguito il titolo di Master Universitario di II livello in Ingegneria e Gestione della Qualità e nel dicembre del 2005 il titolo di Dottore di Ricerca in Ingegneria della Produzione Industriale. Dal 2010 è Ricercatore presso la Facoltà di Ingegneria Civile e Industriale e afferisce al Dipartimento di Ingegneria Meccanica e Aerospaziale. Dal 2018 è Professore Associato presso lo stesso Dipartimento. I suoi interessi di ricerca riguardano l'analisi e la valutazione delle prestazioni aziendali, il supply chain management e le strategie di business, gli strumenti di simulazione ed i sistemi esperti di supporto alla produzione, alla manutenzione e alla logistica, l'analisi dei sistemi finanziari per la valutazione degli investimenti industriali, gli approcci integrati al compliance & risk management.