



Curriculum dei docenti “Sapienza” nel Consiglio Didattico Scientifico del Master di II livello dal titolo “Supporto logistico integrato dei sistemi operativi”

Prof. Alessandro Avenali. Professore di Ingegneria Economico-Gestionale presso la Facoltà di Ingegneria dell'Informazione, Informatica e Statistica della Sapienza Università di Roma e afferisce al Dipartimento di Ingegneria Informatica, Automatica e Gestionale “A. Ruberti”. I principali interessi di ricerca riguardano l'economia e la regolazione dei servizi a rete, modelli per l'efficienza tecnica e produttiva nelle industrie a rete, network design e meccanismi d'asta. Ha svolto studi e analisi concernenti questioni economiche, regolamentari e tecniche per: Ministero delle Infrastrutture e della Mobilità Sostenibili (MIMS), Associazione Nazionale Autotrasporto Viaggiatori (ANAV), Associazione Trasporti (ASSTRA), Vodafone Italia, Wind Telecomunicazioni S.p.A., Fastweb S.p.A., Autorità per le Garanzie nelle Comunicazioni (AGCOM), Centro Tecnico della (ex) Autorità per l'Informatica nella Pubblica Amministrazione (AIPA).

Prof. Antonio Cianfrani. Ha conseguito la Laurea, magna cum laude, in Ingegneria delle Telecomunicazioni nel 2004 e il Dottorato di Ricerca in Ingegneria dell'Informazione e della Comunicazione nel 2008, entrambi presso l'Università “La Sapienza” di Roma. Attualmente è professore associato presso il Dipartimento di ingegneria dell'Informazione, Elettronica e Telecomunicazioni (DIET) dell'Università “La Sapienza” di Roma. Ha partecipato a numerosi progetti di ricerca italiani ed europei. Da Gennaio 2004 a Dicembre 2005 ha partecipato al progetto di ricerca Da Marzo 2012 a Febbraio 2016 è stato il coordinatore dell'Università “La Sapienza” di Roma all'interno del progetto GreenNet (Greening the Network), finanziato dal Ministero dell'Istruzione, dell'Università e della Ricerca all'interno del programma FIRB “Futuro in Ricerca”. A marzo 2017 è risultato vincitore di un Grant Cisco per l'attività di ricerca “Traffic Matrix computation in Segment Routing networks”. E' titolare dei corsi “Networking for Big Data” e “Laboratory of Network Design and Configuration” presso l'Università “La Sapienza” di Roma dal 2012. Possiede la certificazione CCNA (Cisco Certified Network Associate Routing & Switching) ed è coinvolto in numerose attività di docenza per corsi aziendali organizzati dalla Cisco Networking Academy. “ Editor della rivista IEEE Transactions on Green Communication and Networking ed è stato TPC Chair della conferenza “Network of the Future 2017”. E' coautore di numerosi articoli pubblicati su riviste internazionali e atti di conferenze. Inoltre ha ricevuto il premio come miglior lavoro nel settore Reti Telematiche durante la riunione annuale del 2007 del GTTI (Associazione Gruppo Telecomunicazioni e Tecnologie dell'Informazione). I suoi argomenti di ricerca includono il green networking, i protocolli di routing IP, i Software Router, le reti ottiche e il cloud networking.

Prof. Giulio di Gravio. Si è laureato nel 2001 con il massimo dei voti in Ingegneria Meccanica presso l'Università degli Studi di Roma "La Sapienza" dove nel 2002 ha conseguito il titolo di Master Universitario di II livello in Ingegneria e Gestione della Qualità e nel dicembre del 2005 il titolo di Dottore di Ricerca in Ingegneria della Produzione Industriale. Nel 2010 è diventato Ricercatore presso la Facoltà di Ingegneria Civile e



Industriale, afferendo al Dipartimento di Ingegneria Meccanica e Aerospaziale. Presso lo stesso Dipartimento è stato Professore Associato dal 2018 e dal 2022 riveste il ruolo di Professore Ordinario. Dal 2021 è Coordinatore del Dottorato in Ingegneria Industriale e Gestionale. I suoi interessi di ricerca riguardano l'analisi e la valutazione delle prestazioni aziendali, il supply chain management e le strategie di business, gli strumenti di simulazione ed i sistemi esperti di supporto alla produzione, alla manutenzione e alla logistica, l'analisi dei sistemi finanziari per la valutazione degli investimenti industriali, gli approcci integrati al compliance & risk management, il resilience engineering. Dal 2010 è socio fondatore dello spin-off universitario aiComply s.r.l.

Dott. Luca Fraccascia. Ha conseguito la laurea magistrale in Ingegneria Gestionale presso il Politecnico di Bari nel 2013 e il dottorato di ricerca in Ingegneria Meccanica e Gestionale nel 2017. È attualmente ricercatore presso il Dipartimento di Ingegneria Informatica, Automatica e Gestionale “Antonio Ruberti” di Sapienza Università di Roma, dove è titolare degli insegnamenti di “Environmental Economics and Management” e “Marketing and Innovation Management”, ed è affiliated researcher presso la University of Twente, dove insegna nei corsi di “Circular sustainable business development” e “Elements of environmental economics”. Luca Fraccascia è autore di numerose pubblicazioni su riviste scientifiche internazionali – ad esempio, *International Journal of Production Economics*, *Ecological Economics*, *Business Strategy and the Environment*, *Journal of Industrial Ecology*. Luca Fraccascia è editor della rivista *Resources, Conservation and Recycling Advances*, membro dell’editorial board delle riviste *Journal of Business Research* e *SN Business and Economics* e svolge attività di guest editor e di revisore per diverse riviste scientifiche internazionali. Interessi di ricerca: economia circolare; simbiosi industriale; green consumer behavior; modelli di business; complessità economica.

Dott. Riccardo Marzano. Ricercatore presso il Dipartimento di Ingegneria Informatica, Automatica e Gestionale “A. Ruberti” della Sapienza Università di Roma, dove è titolare degli insegnamenti di *Industrial Organization*, *Data-driven Economics* e *Sistemi di Controllo di Gestione*. I suoi interessi di ricerca si concentrano sull'economia delle imprese multinazionali e le dinamiche industriali e istituzionali. I suoi studi recenti si focalizzano sulle strategie internazionali delle imprese e la loro interazione con la corporate governance e le configurazioni istituzionali dei paesi. Riccardo Marzano è autore di pubblicazioni su riviste internazionali quali *Journal of Law and Economics*, *Journal of International Business Studies*, *Global Strategy Journal*, *Regional Studies* e *Journal of Comparative Economics*, tra le altre. Riccardo Marzano è inoltre membro del comitato editoriale delle riviste *Global Strategy Journal*, *Journal of Industrial and Business Economics* e *Journal of Strategic Contracting and Negotiation*.

Prof. Fabio Nonino. È Professore Ordinario di Gestione dei Progetti e Gestione Aziendale (Ingegneria Economico-Gestionale) presso il Dipartimento di Ingegneria Informatica, Automatica e Gestionale “Antonio Ruberti” della Sapienza Università di Roma. Nato a Udine il 11 luglio 1977, dopo la laurea in Ingegneria Gestionale presso l’Università di Udine ha conseguito il titolo di Dottore di Ricerca in Ingegneria Gestionale presso l’Università di Padova (XX Ciclo). Dal 2010 è stato prima Ricercatore e poi Professore Associato nel



settore ING/IND-35 presso il Dipartimento di Ingegneria Informatica, Automatica e Gestionale “Antonio Ruberti” (DIAG) della Sapienza Università di Roma.

È Direttore del Corso di Alta Formazione in Project, Portfolio and Program Management (IX edizione) e del Corso di Formazione in Agile Project Management organizzato dalla Sapienza in collaborazione con il Project Management Institute e coordinatore scientifico del Master Executive Project Management Advanced Program della 24Ore Business School. È membro della Faculty della CUAO Business School e della Faculty della Scuola Superiore di Polizia. È membro del Comitato Didattico Scientifico di 3 Master Universitari.

Dal 2021 è membro del Consiglio Direttivo della Associazione italiana Ingegneria Gestionale (AiIG). Dal 2021 è membro del Comitato Tecnico-Scientifico sulla Sostenibilità della Sapienza. Dal 2011 è membro del nucleo operativo del Comitato per lo sviluppo della Cultura Scientifica e Tecnologica istituito dal Ministero dell’Istruzione, dell’Università e della Ricerca. Dal 2014 al 2020 è stato Presidente del Comitato di Monitoraggio della Facoltà di Ingegneria dell’Informazione, Informatica e Statistica della Sapienza.

Svolge la propria attività di ricerca nel campo dell’Ingegneria Gestionale focalizzandosi su filoni quali Operations and Service Management, Innovation and Project Management e Organizational Behaviour and Development. Ha collaborato con diverse istituzioni pubbliche e imprese, tra cui il Comando Generale delle Capitanerie di Porto, il Ministero delle Politiche Agricole Alimentari, Forestali e del Turismo, ItalFerr, Aprilia Gruppo Piaggio, Febal, Finmeccanica, illycaffè, Permasteelisa Group, Poste Italiane.

È stato responsabile scientifico (principal investigator) dell’unità operativa della Sapienza all’interno dei progetti Europei Collective del FP7 e PMBoG (Erasmus+) e ha partecipato come ricercatore (investigator) a numerosi progetti di ricerca europei, nazionali e finanziati da organizzazioni pubbliche e private.

È socio fondatore di uno spin-off accademico attivo dal 2008 nel mercato della formazione manageriale con l’utilizzo di business game.

È autore di oltre 150 pubblicazioni prevalentemente a diffusione internazionale, dei libri “Additive Manufacturing – Enhancing Business Value” (Springer) e “The Road to Servitization - How Product Service Systems Can Disrupt Companies’ Business Models” (Springer) e del libro “La Guida del Sole 24 Ore al Project Management”.

Prof. Massimo Panella. Ha conseguito la Laurea (quinquennale) con lode in Ingegneria Elettronica nel 1998 e il Dottorato di Ricerca in Ingegneria dell’Informazione e della Comunicazione nel 2002, entrambi presso l’Università di Roma “La Sapienza”. Attualmente è Professore Ordinario presso il Dipartimento di Ingegneria dell’Informazione, Elettronica e Telecomunicazioni (DIET) dell’Università di Roma “La Sapienza”, quale docente di insegnamenti nei settori dell’elettrotecnica e del machine learning applicato. Da marzo 2018 è anche abilitato a svolgere le funzioni di Professore Ordinario in Ingegneria Informatica.

Le attività di ricerca di M. Panella coinvolgono l’intelligenza computazionale e il calcolo quantistico per la modellazione, l’ottimizzazione e il controllo di sistemi reali complessi, ovvero reti neurali, logica fuzzy, algoritmi evolutivi e circuiti quantistici per la soluzione di problemi di apprendimento supervisionato e non supervisionato, per l’analisi di sequenze temporali e per l’elaborazione in genere di segnali e dati. Le applicazioni spaziano dallo sviluppo di algoritmi di apprendimento in ambienti federati e distribuiti alla progettazione di modelli e architetture di calcolo per il deep learning, dall’implementazione di reti neurali in sensori intelligenti e in sistemi embedded alla realizzazione di circuiti per il quantum



machine learning. Gli ambiti applicativi riguardano in particolare energia, ICT, bioingegneria, economia, aerospazio e sicurezza, soprattutto considerando sistemi e servizi a rete come smart grid, IoT, reti di sensori intelligenti, etc.

M. Panella è IEEE Senior Member. Nel corso della sua attività di ricerca ha pubblicato più di 200 lavori, tra questi numerosi articoli su riviste internazionali, capitoli invitati su libro, atti di convegno internazionali e abstract di conferenze. Ha ricoperto diversi ruoli editoriali tra i quali Associate Editor delle IEEE Transactions on Neural Networks and Learning Systems, Associate Editor delle IEEE Transactions on Fuzzy Systems, Subject Editor di Electronics Letters (IET), Associate Editor del Journal of Computer and System Sciences (Elsevier).

Dal 2000 ha aderito a numerosi progetti di ricerca scientifica e industriale, alcuni dei quali con ruolo di coordinamento, finanziati dall'Unione Europea, da ministeri nazionali, da agenzie regionali, nonché da università e imprese. Attualmente è membro dei Comitati Direttivi del CTL – Centro di ricerca per il Trasporto e la Logistica e di DigiLab – Centro interdipartimentale di ricerca per i beni culturali, entrambi presso l'Università di Roma "La Sapienza". L'esperienza di ricerca di M. Panella ha creato solide basi per la costituzione di quattro startup accademiche, di cui due startup innovative, partecipando come socio e come responsabile delle attività di ricerca e sviluppo nei settori dell'ICT, della sicurezza, dei beni culturali e della sostenibilità ambientale.

Dott. Riccardo Patriarca. Si è laureato nel 2014 con il massimo dei voti in Ingegneria Aeronautica presso l'Università degli Studi di Roma “La Sapienza” dove nel 2017 ha conseguito il titolo di Dottore di Ricerca in Ingegneria Industriale e Gestionale, congiuntamente al titolo di Doctor Europaeus grazie alla collaborazione di ricerca con l'Università di Lund (Svezia). Dal 2018 ha ottenuto l'abilitazione come professore di seconda fascia nel settore Impianti Industriali Meccanici (ING-IND/17) ed è stato assegnista di ricerca e professore a contratto presso la Facoltà di Ingegneria Civile e Industriale di Sapienza, Dipartimento di Ingegneria Meccanica e Aerospaziale, dove dal 2021 è Ricercatore a tempo determinato (RTD-B) per il medesimo settore scientifico disciplinare. I suoi interessi di ricerca riguardano l'analisi e la valutazione delle prestazioni aziendali, la gestione della supply chain, gli strumenti di simulazione, di gestione della conoscenza, e i sistemi esperti di supporto alla produzione, alla manutenzione, all'affidabilità e alla logistica, gli approcci integrati per la gestione dei rischi e della resilienza, specializzati in sistemi complessi socio-tecnici.

Prof. Simone Sagratella. È professore associato nel settore della Ricerca Operativa presso il Dipartimento di Ingegneria informatica Automatica e Gestionale Antonio Ruberti di Sapienza Università di Roma. Ha conseguito l'Abilitazione Scientifica Nazionale per professore di prima fascia.

I suoi interessi scientifici abbracciano tutte le aree della Ricerca Operativa: dai problemi di ottimizzazione matematica ai problemi multi agente come i giochi di Nash e i modelli bilivello. La sua attività didattica è incentrata sui temi della programmazione matematica per l'ingegneria.

Prof. Aurelio Uncini. È Professore Ordinario presso il Dipartimento di Ingegneria dell'Informazione, Elettronica e Telecomunicazioni (DIET) - Sapienza Università di Roma.



Responsabile e fondatore del laboratorio di ricerca *Intelligent Signal Processing and MultiMedia (ISPAMM)* presso DIET, dove coordina un gruppo di ricerca interdisciplinare. Fa parte dello *Steering Committee of Cyber Intelligence and Information Security (CIS)*, centro di ricerca di Sapienza Università di Roma. È membro del collegio dei docenti della Scuola di Dottorato in Tecnologie dell'Informazione e della Comunicazione di Sapienza Università di Roma. È membro della Commissione per l'Abilitazione Scientifica Nazionale (ASN) 2018-2020. L'attività di ricerca di Aurelio Uncini riguarda principalmente aspetti metodologici e tecnologici relativi a: Reti neurali per l'apprendimento automatico; Teoria dei circuiti; Elaborazione adattiva del segnale; Elaborazione audio e del segnale vocale.

Roma, 29 settembre 2022

F.TO IL DIRETTORE DEL DIPARTIMENTO